

数学与系统科学研究院

计算数学所学术报告

报告人：周振亚 高级研发总监

(华大九天科技有限公司)

报告题目：

电路仿真中的成品率分析与优化

邀请人：刘歆 研究员

崔涛 研究员

报告时间：2021 年 7 月 27 日（周二）

上午 9:30-11:30

报告地点：科技综合楼

311 教室

摘要:

存储器芯片占据全球集成电路市场的 1/3 以上，由于电路存在大量的重复单元，因此单元电路的成品率要求达到了 6 个 sigma，甚至到 8 个 sigma，如何对存储器电路做成品率分析和优化一直是一个具有挑战性的问题。

欢迎大家参加！